

Examen Final:

1. Calcule V_1 , V_2 y V_o .

Diodos:

$$V_\gamma = 0,65V, V_z = 3V$$

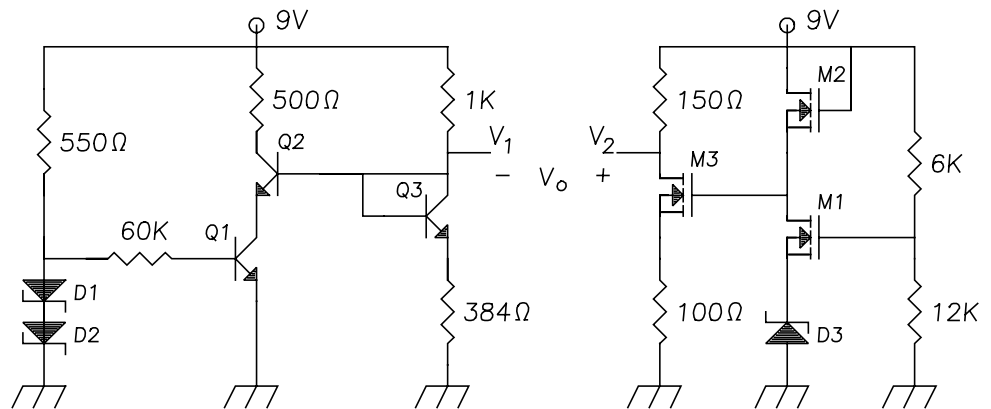
BJT:

$$V_{BE-ZAD} = 0,7V, \beta = 400$$

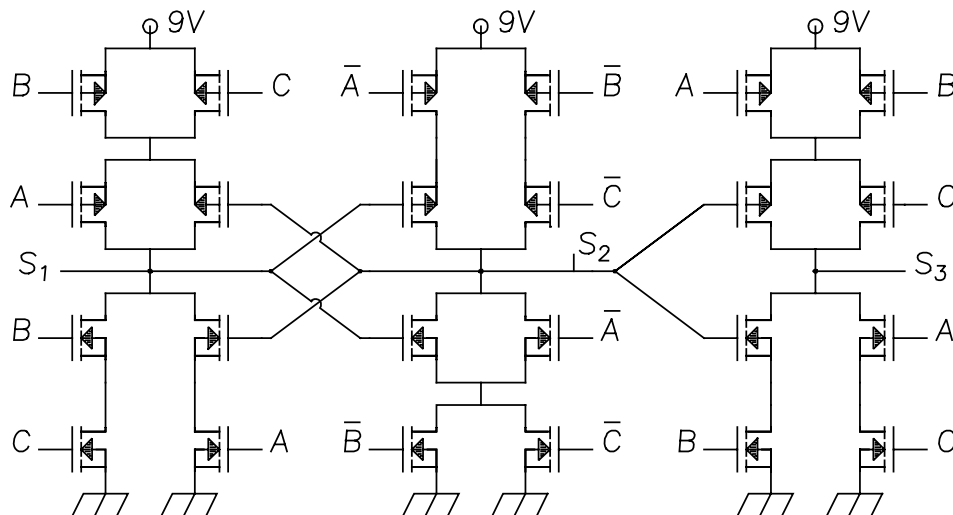
Mosfet:

$$k = 5 \text{ mA/V}^2, V_T = 2V$$

$$I_{DS} = k(V_{GS} - V_T)^2 \text{ (Sat.)}$$



2. Halle el valor lógico de las salidas S_1 , S_2 y S_3 en función de las entradas A, B y C. Muestre claramente cómo se obtienen los distintos valores lógicos.



3. Calcule V' , y la salida V_o en función de I_i . La alimentación de los amplificadores operacionales es $\pm 12V$.

